

Abstract

Circuit board or substrate for an organic electronic device and use therefor

The invention relates to a circuit board or a substrate for an electronic device, which is inexpensive to produce and easy to integrate in the production process for organic electronics. To this end, the novel intelligent circuit board comprises at least one active electronic component, for example an electrical circuit, which is integrated in the circuit board.

Figure 2

Rec'd PCT/PTO 08 JUL 2005

10/541956

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum
Internationales Büro



(43) Internationales Veröffentlichungsdatum
29. Juli 2004 (29.07.2004)

PCT

(10) Internationale Veröffentlichungsnummer
WO 2004/063806 A1

(51) Internationale Patentklassifikation⁷: G02F 1/1362, [DE/DE]; Kornstr. 5, 90617 Puschendorf (DE). GERIT,
H01L 51/40, G06K 19/077 Axel [DE/DE]; Riemenschneiderstr. 43, 90766 Fürth (DE).

(21) Internationales Aktenzeichen: PCT/DE2003/004151 (74) Gemeinsamer Vertreter: LOUIS PÖHLAU
LORENTZ; Postfach 3055, 90014 Nürnberg (DE).

(22) Internationales Anmeldedatum:
16. Dezember 2003 (16.12.2003)

(81) Bestimmungsstaaten (national): CN, JP, KR, US.

(25) Einreichungssprache: Deutsch

(84) Bestimmungsstaaten (regional): europäisches Patent (AT,
BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR,
HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR).

(26) Veröffentlichungssprache: Deutsch
(30) Angaben zur Priorität:
103 00 519.6 9. Januar 2003 (09.01.2003) DE

Veröffentlicht:
— mit internationalem Recherchenbericht
— vor Ablauf der für Änderungen der Ansprüche geltenden
Frist; Veröffentlichung wird wiederholt, falls Änderungen
eintreffen

(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von
US): SIEMENS AKTIENGESELLSCHAFT [DE/DE];
Wittelsbacherplatz 2, 80333 München (DE).

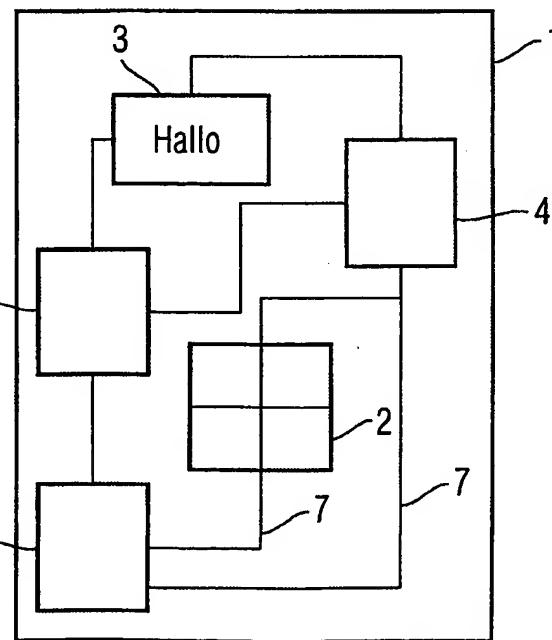
Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

(72) Erfinder; und

(75) Erfinder/Anmelder (nur für US): CLEMENS, Wolfgang

(54) Title: BOARD OR SUBSTRATE FOR AN ORGANIC ELECTRONIC DEVICE AND USE THEREOF

(54) Bezeichnung: PLATINE ODER SUBSTRAT FÜR EIN ORGANISCHES ELEKTRONIKGERÄT, SOWIE VERWENDUNG
DAZU



3... HELLO

(57) Abstract: The invention relates to a board or a substrate for an electronic device which can be produced at low cost and which can be easily integrated into the production process for organic electronics. The novel intelligent board comprises at least one electronic component, e.g. an electronic circuit, which is integrated into the board.

(57) Zusammenfassung: Die Erfindung betrifft eine Platine oder ein Substrat für ein elektronisches Gerät, die kostengünstig herstellbar ist und einfach in den Produktionsprozess für organische Elektronik integrierbar ist. Dazu umfasst die neue intelligente Platine zumindest ein aktives elektronisches Bauteil, beispielsweise eine elektrische Schaltung, die in die Platine integriert ist.

WO 2004/063806 A1